

# □ 目 次 □

まえがき	( 3 )
<b>第 1 章 高周波用半導体素子の種類</b>	<b>9</b>
高周波トランジスタの開発	( 9 )
その構造と特性	( 11 )
集積回路	( 19 )
半導体素子の外囲器	( 28 )
<b>第 2 章 バイアス回路</b>	<b>33</b>
トランジスタのバイアス回路	( 34 )
FET のバイアス回路	( 38 )
IC のバイアス回路	( 40 )
<b>第 3 章 等価回路と高周波特性</b>	<b>45</b>
高周波等価回路	( 46 )
高周波電力利得	( 53 )
雑音特性	( 54 )
混変調特性	( 56 )
AGC 特性	( 59 )
<b>第 4 章 高周波増幅回路</b>	<b>67</b>
増幅器の利得と安定度	( 67 )
結合回路	( 79 )
雑音に対する配慮	( 87 )

結合トランスの実際	( 88)
UHF 回路	( 91)
電子同調回路	( 94)
配置, 配線上の注意	( 99)
設計例	(102)
<b>第 5 章 高周波高出力回路</b>	<b>111</b>
高出力用トランジスタ	(112)
電力増幅回路の動作	(114)
出力回路の設計	(115)
高調波の除去	(119)
結合回路の損失	(121)
入力回路の設計	(122)
インピーダンス・アドミッタンス図表による入出力回路の設計	(123)
周波数でい倍回路	(130)
リニヤ電力増幅回路	(131)
その他設計時の注意	(136)
設計例	(137)
<b>第 6 章 発振回路</b>	<b>145</b>
帰還発振器の基礎	(145)
帰還発振回路の実際	(147)
帰還発振器の周波数安定化	(153)
発振振幅の制限	(154)
出力電力	(155)
設計例	(157)
<b>第 7 章 周波数変換回路</b>	<b>163</b>
周波数変換の基礎	(164)

周波数変換の形式	(164)
電力利得	(165)
周波数特性	(167)
雑音特性	(170)
実用回路と設計の要点	(171)
その他の周波数変換回路	(173)
設計例	(176)
<b>第8章 変調回路</b>	<b>181</b>
振幅変調回路	(181)
周波数、位相変調回路	(189)
<b>第9章 復調回路</b>	<b>195</b>
AM 復調回路	(195)
FM 復調回路	(200)
SSB 復調回路	(210)
FM マルチプレックス復調回路	(211)
<b>第10章 PLL の高周波回路への応用</b>	<b>217</b>
PLLの原理とその特性	(217)
PLLの各ブロック回路とその特性	(223)
PLLシステムの基本応用	(229)
PLLの応用	(240)
〈参考資料, その他〉	
用語の説明	(258)
参考文献	(264)
イミッタンス・チャート	(268)
リアクタンス図表	(269)
ギリシャ文字	(270)